

INFORMAȚII PERSONALE

Faragó Paul



📍 Str. Paris, nr. 19-21, ap.10, Cluj-Napoca, cod poștal 400161, Jud. Cluj, România

☎ +40 264 401227 📠 +40 740 629284

✉ paul.farago@bel.utcluj.ro

Sexul Masculin | Data nașterii 15/09/1985 | Naționalitatea Maghiară

 LOCUL DE MUNCA PENTRU
CARE SE CANDIDEAZĂ /
POZIȚIA

Asistent universitar / poziția 29

EXPERIENȚA PROFESIONALĂ

Octombrie, 2011 - prezent

Asistent universitar (angajat pe perioadă determinată)

Universitatea Tehnică din Cluj-Napoca, Str. Memorandumului nr. 28, Cluj-Napoca, cod postal 400114, Jud. Cluj, România, <http://www.utcluj.ro/>

- *Circuite integrate digitale* – anul II – activitate didactică (laborator), pregătirea materialelor de aplicații
- *Sisteme digitale* – anul II – activitate didactică (laborator, proiect), pregătirea materialelor de aplicații
- *Dispozitive electronice* – anul I – activitate didactică (laborator),
- *Circuite integrate analogice* – anul II – activitate didactică (laborator)
- *Îndrumare lucrări de licență*
- *Activități de cercetare în domeniul circuitelor integrate și a inteligenței computaționale*

Tipul sau sectorul de activitate educație, cercetare

1 Iulie 2008 – 14 Iulie 2008

Practică de vară

SC Connectronics Romania SRL, Calea Borșului, Oradea, Jud. Bihor, România, <http://www.connectgroup.com/home/>

- *Departamentul Testare*
- *Departamentul Post-producție*

Tipul sau sectorul de activitate Electronică – producție plăci electronice

20 August 2007 – 14 Septembrie
2007

Practică de vară

SC Frosys SRL, Siemens Industrial Solutions and Services, Str Tabacarilor, Nr. 2 din Cluj-Napoca, Jud. Cluj, România,

- *Departamentul Software*
- *Departamentul Producție*

Tipul sau sectorul de activitate Instalatii electrice, automatizări industriale și acționări electrice

1 Aprilie 2006 – 30 Mai 2006

Practică de vară

SC Mirodac Service SRL, Str. D. Cantemir 82/4 din Oradea, Jud. Bihor, România, <http://www.ledlight.ro/>

- *proiectare și producție de circuite electronice pentru afișaje cu leduri*

Tipul sau sectorul de activitate producție și distribuție sisteme de afișaj cu leduri , lămpi pe baza de leduri , led display , panouri programabile , ptr. reclame , telecomenzi, automatizări

EDUCAȚIE ȘI FORMARE

<p>Aprilie 2013 - prezent</p>	<p>Bursier în programul de formare DidaTec Universitatea Tehnică Cluj-Napoca</p> <ul style="list-style-type: none"> ▪ Sisteme cu Circuite Integrate Digitale
<p>2009-2012</p>	<p>Diplomă de doctor în științe ingineresti Universitatea Tehnică din Cluj-Napoca</p> <ul style="list-style-type: none"> ▪ Calificativ: Excelent ▪ Domeniul: Inginerie Electronică și Telecomunicații ▪ Titlul tezei de doctorat: Advanced design techniques for some analog reconfigurable circuits
<p>Martie 2011 – Octombrie 2011</p>	<p>Mobilitate de doctorat Universitatea Tehnică din Graz, Austria Institutul de Electronică</p>
<p>2009-2011</p>	<p>Diplomă de Master Universitatea Tehnică din Cluj-Napoca</p> <ul style="list-style-type: none"> ▪ Domeniul: Circuite și Sisteme Integrate ▪ Media generală de absolvire: 9.79 ▪ Media finalizare studii: 10
<p>2004-2009</p>	<p>Diplomă de licență - inginer Universitatea Tehnică din Cluj-Napoca</p> <ul style="list-style-type: none"> ▪ Domeniul: Electronică, Telecomunicații și Tehnologia Informației, ▪ Specializarea: Telecomunicații ▪ Media generală de absolvire: 9.38 ▪ Media examenului de diplomă: 10 ▪ Bursă Erasmus: Universitatea Tehnică din Graz, Austria, Institutul de Electronică

COMPETENȚE PERSONALE

<p>Limbi materne</p>	Română, Maghiară				
<p>Alte limbi străine cunoscute</p>	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
<p>Engleză</p>	B2	B2	B2	B2	B2
	Cambridge Certificate of Advanced English				
<p>Germană</p>	B2	B2	B1	B1	B1
<p>Franceză</p>	A2	A2	A1	A1	A1

Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimentat
Cadrul european comun de referință pentru limbi străine

<p>Competențe de comunicare</p>	<ul style="list-style-type: none"> ▪ bune competențe de comunicare dobândite prin experiența proprie de asistent universitare (contract pe perioadă determinată) ▪ deprinderea de a vorbi în public dobândită prin susținerea publică a articolelor de specialitate la conferințe naționale și internaționale, precum și prin activitatea didactică ▪ ușurința și claritatea exprimării ideilor dobândită prin experiența proprie în diseminarea rezultatelor cercetării doctorale, precum și prin activitatea didactică
---------------------------------	---

Competențe dobândite la locul de muncă

- **Activitate didactică:** Circuite Integrate Digitale (laborator), Sisteme și Circuite Integrate Digitale (laborator, proiect), Circuite Integrate Analogice (laborator, seminar), Dispozitive Electronice (laborator)
- **Îndrumare studenți pentru lucrări de licență:** 6 studenți (2011/2012 – 4 studenți; 2012/2013 – 2 studenți), o remarcare printre cele mai bune lucrări de diplomă (2012), două articole conduse pentru SSET (2012 – 1 articol, Mențiune I; 2013 – 1 articol)
- **Cercetare și diseminare rezultatelor:** competențe dobândite în timpul studiului doctoral, precum și în timpul activităților de după finalizarea doctoratului

Competențe informatice

- Microsoft Windows, Microsoft Office;
- instrumente CAD destinate proiectării circuitelor integrate (Spice, Cadence și Mentor Graphics);
- limbaje de descriere hardware (Verilog, VHDL) și simularea circuitelor digitale;
- limbaje de programare (C/C++);
- Matlab;
- Labview, Siemens Simatic Step7;
- procesare de sunet: Sony Sound Forge, Cool Edit

Competențe și aptitudini tehnice

- proiectarea circuitelor integrate analogice, digitale și mixte
- realizarea cablajelor integrate și PCB;
- modelarea de sistem;
- utilizarea tehnicilor de inteligență computațională

Permis de conducere

- Categoria B

INFORMATII SUPLIMENTARE

Publicații

Capitol în carte:

- 1. Sorin Hintea, Gabor Csipkes, Doris Csipkes, Lelia Festila, Robert Groza, **Paul Farago**, Mihaela Cirlugea, Reconfigurable Analog circuits for mobile communication – Variable Topology filters and design automation, Editura Casa Cărții de Știință, Cluj-Napoca, 2011, ISBN 978-606-17-0032-5, 248 pag

Articole în jurnale recunoscute ISI Thomson:

- 2. **P. Farago**, L. Festila, S. Hintea, G. Csipkes, D. Csipkes, P. Söser, "A Transistor-Level Reconfigurable Circuit for Rapid Transconductor Design and Testing", Journal of Electronics and Electrical Engineering, Issue No.1(117), Kaunas Lithuania, 2012, pp.99-104, ISSN 1392-1215
- 3. S. Hintea S., **P. Farago**, M. N. Roman, G. Oltean, L. Festila, "A Programmable Gain Amplifier for Automated Gain Control in Auditory Prostheses", Journal of Medical and Biological Engineering, Volume 31 No.3, Taiwan, 2011, pp.185-192, ISSN 1609-0985
- 4. S. Hintea, **P. Farago**, L. Festila, P. Söser, "Reconfigurable Filter Design for Implantable Auditory Prosthesis", Journal of Electronics and Electrical Engineering, Issue No. 3(99), Kaunas Lithuania, 2010, pp. 7–12, ISSN 1392 – 1215

Articole indexate în BDI:

- 5. **P. Farago**, L. Festila, "Sub-1V Bandgap Voltage Reference Optimization With Genetic Algorithms", Acta Technica Napocensis, Electronics and Telecommunications, Volume 52, No. 1, 2011, ISSN 1609-0985, pp. 34-39
- 6. **P. Farago**, T. Jackum, C. Böhm, M. Hofer, "Illustration Of Automatic Digital Synthesis For Camellia-128 Cipher Algorithm", Acta Technica Napocensis, Electronics and Telecommunications, Volume 53, No. 1, 2012, ISSN 1221-6542, pp. 99-104

Conferințe

Articole în conferințe internaționale ISI Proceedings:

- 7. **P. Farago**, S. Hintea, G. Oltean and L. Festila, "A Double-Layer Genetic Algorithm for Gm-C Filter Design", Knowledge-Based and Intelligent Information and Engineering Systems, Lecture Notes in Computer Science, 2010, Cardiff, Marea Britanie, ISBN 978-3-9501635-1-3, pp. 623-632
- 8. **P. Farago**, L. Feștilă, P. Söser, S. Hintea, "Automatic Filter Synthesis Based on Tree Generation and Evolutionary Optimization", Knowledge-Based And Intelligent Information And Engineering Systems, Lecture Notes in Computer Science, 2011, Kaiserslautern, Germania, ISSN 0302-9743, pp 455-464

Articole în conferințe internaționale indexate în BDI:

- 9. **P. Farago**, D. Bogățeanu, E. Ceuca, C. Moisă, S. Hintea, "Device Mismatch Analysis and Effect Compensation in Fundamental Analog Cells", 36th International Spring Seminar on Electronics Technology (ISSE 2013), 2013, Alba-Iulia, Romania
- 10. M. Cîrlugea, S. Hintea, E. Ceuca, **P. Farago**, "Behavioural Macromodels for RMS and Average Value Calculus in DC-DC Converters", 36th International Spring Seminar on Electronics Technology (ISSE 2013), 2013, Alba-Iulia, Romania
- 11. **P. Farago**, G. Csipkes, Doris Csipkes, S. Hintea, "An evolutionary approach to design and calibration of reconfigurable OTA-C filters", 35th International Conference on Telecommunications and Signal Processing (TSP2012), 2012, Praga, Cehia, ISBN: 978-1-4673-1117-5, pp. 363-368
- 12. G. Csipkes, D. Csipkes, Sorin Hintea, **Paul Faragó**, "A 5th order current mode OTA-C low pass filter with programmable corner frequency", International Conference on Applied Electronics, 2011, Pilsen, Cehia, ISBN 978-80-7043-987-6, ISSN 1803-7232, pp 71-74
- 13. D. Csipkes, G. Csipkes, **P. Farago**, H. Fernandez-Canque, S. Hintea, "An OTA-C field programmable analog array for multi-mode filtering applications", International Conference on Optimization of Electrical and Electronic Equipment (OPTIM), May2012, ISBN 1842-0133, pag. 1176 – 1182
- 14. **P. Farago**, L. Feștilă, S. Hintea, P. Söser, G. Csipkes, D. Csipkes, C. Ciufudean, "A novel filter design method based on greedy search and genetic algorithms", Proceedings of the 11th International Conference on Systems Theory and Scientific Computation, August 2011, Florence, Italy, pp. 152-157

Distincții

- Susținere teză de doctorat - **Calificativ Excelent**, 2012
- **Premiul 1**, Student's Symposium of Electronics and Telecommunications – Doctor ETTI, articolul: „A Genetic Algorithm-based Approach for Passive Filter Design” 2010
- Distincția de **cea mai bună lucrare de diplomă** la comisia 5, Proiectarea unor circuite analogice reconfigurabile pentru implanturi cohleare / Design of reconfigurable analog integrated circuits for cochlear implants, 2009
- **Premiul 1**, Student's Symposium of Electronics and Telecommunications, articolul: „WLAN 802.11n Tests and Measurements for Optimum Network Planning”, 2008

